



**Position:** 版图设计工程师

**Location:** 深圳

**工作职责:**

- 全定制版图设计；
- 负责从底层模块的版图设计到顶层的布局布线和验证；
- 负责项目的 tapeout 工作。

**招聘要求:**

- 微电子、电子工程相关专业，大专/本科以上学历（拥有 2 年以上经验优先考虑）；
- 独立或协作完成大型芯片模块整合工作经验优先考虑；
- 熟悉模拟版图设计，有高压版图设计经验优先考虑；
- 熟悉 CMOS 集成电路工艺流程，了解模拟电路的基本结构，了解 ESD/latchup 原理和设计规则，了解芯片封装要求，熟悉器件和信号匹配的知识；
- 独立完成版图各项验证 Calibre (DRC,LVS,ERC,ESD, ANT, LATCH-UP,LPE)检查；
- 修改 Calibre DRC , LVS runset 文件者优先考虑；
- 熟悉 Perl/TCL 等编程语言优先考虑；
- 在快速推进的工作环境中能够同时处理多个工作任务；
- 责任心强，做事积极主动，诚信正直，踏实努力，具有较强的抗压能力，工作态度严谨；
- 具有良好的沟通协调能力、学习能力、分析能力，技术钻研精神，和团队合作能力。

We offer competitive remuneration package and excellent career prospects to the right candidate. To apply, please send your full resume with current and expected salary by one of the following channels. Please quote our reference number in your application.

1. Mail: Human Resources Department, Solomon Systech Limited, 6/F, No. 3 Science Park East Avenue, Hong Kong Science Park, Shatin, N.T., or
2. E-mail: [recruit@solomon-systech.com](mailto:recruit@solomon-systech.com), or
3. Upload the resume directly by clicking the apply button on each job opening

We regret that only short-listed candidates will be notified.